

EPA-92064



Europäisches Patentamt
European Patent Office
Office européen des brevets



⑪ Veröffentlichungsnummer: **0 589 228 A1**

⑬

EUROPÄISCHE PATENTANMELDUNG

⑫ Anmeldenummer: 93113556.0

⑮ Int. Cl. 5: H03G 3/20

⑯ Anmelddatag: 25.08.93

⑭ Priorität: 24.09.92 DE 4231925

⑰ Anmelder: Rohde & Schwarz GmbH & Co. KG
Mühldorfstrasse 15
D-81671 München(DE)

⑮ Veröffentlichungstag der Anmeldung:
30.03.94 Patentblatt 94/13

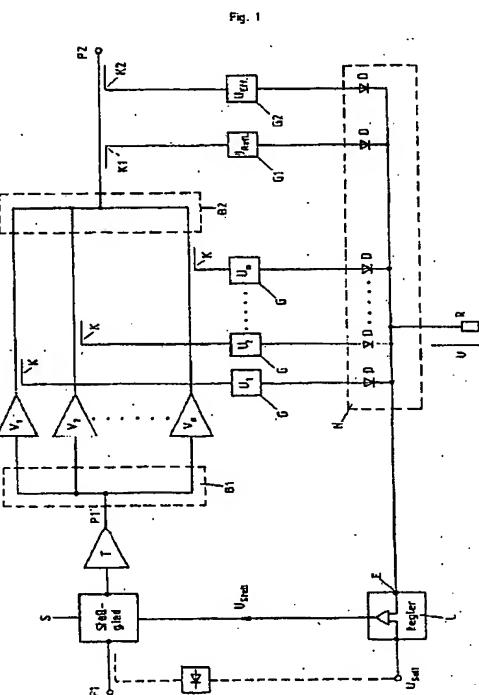
⑯ Erfinder: Herzberg, Ralf, Dipl.-Ing. FH
Franz Wolter Strasse 20
D-81925 München(DE)

⑯ Benannte Vertragsstaaten:
DE ES FR GB IT

⑰ Vertreter: Graf, Walter, Dipl.-Ing.
Sckellstrasse 1
D-81667 München (DE)

⑲ Hochfrequenz-Leistungsverstärker-Anordnung.

⑳ Bei einer Hochfrequenz-Leistungsverstärker-Anordnung bestehend aus mehreren über Entkoppler (B1) parallel geschalteten Leistungsverstärkern (Vi) wird über am Ausgang jedes Verstärkers (Vi) angeordnete Wandter (K) jeweils eine der Ausgangsleistung des jeweiligen Verstärkers entsprechende Regelgröße abgeleitet und die Eingangsleistung der Verstärker wird mittels eines vor dem Eingangs-Entkoppler (B1) angeordneten Stellgliedes in Abhängigkeit von der größten dieser Regelgrößen geregelt.



EP 0 589 228 A1

Die Erfindung geht aus von einer Hochfrequenz-Leistungsverstärker-Anordnung laut Oberbegriff des Hauptanspruches.

Hochfrequenz-Leistungsverstärker-

Anordnungen dieser Art sind beispielsweise als Senderendstufen von Fernsehsendern bekannt. Solche Verstärkeranordnungen haben die Eigenschaft, daß bei Ausfall eines oder mehrerer Verstärker der Gesamtverstärker mit verminderter Ausgangsleistung weiterarbeitet, dieses Verhalten bei Störung ist beispielsweise für Fernsehsender als sogenannte aktive Reserve sehr erwünscht. Um die Ausgangsleistung oder die Verstärkung solcher Verstärkeranordnungen bedingt durch Temperaturschwankungen oder Aussteuershwickungen konstant zu halten, können die üblichen Regelschaltungen nicht angewendet werden, denn wenn die Ausgangsleistung einer oder mehrerer Verstärker sinkt, so erhöht die übliche Regelung die Eingangsleistung aller Verstärker gemeinsam bis die alte Ausgangsleistung wieder erreicht ist. Die Folge ist eine Übersteuerung der intakten Verstärker und damit ein Verlust an Linearität der Gesamtanordnung oder sogar die mögliche Zerstörung der Verstärker.

Aus diesem Grunde ist es bei Anordnungen dieser Art bekannt, auf eine Regelung der einzelnen Verstärker ganz zu verzichten und zur Stabilisierung relativ aufwendige Kompensationsmaßnahmen vorzusehen ("Solid State Television Transmitters Performance And Correction", D.A. Culling, IBC-Tagungsband 92, Amsterdam, S. 75,76).

Es ist Aufgabe der Erfindung, eine Hochfrequenz-Leistungsverstärker-Anordnung dieser Art zu schaffen, bei der trotzdem auf konstante Ausgangsleistung und/oder auf konstante Verstärkung geregelt werden kann.

Diese Aufgabe wird ausgehend von einer Anordnung laut Oberbegriff des Hauptanspruches durch dessen kennzeichnende Merkmale gelöst. Vorteilhafte Weiterbildungen ergeben sich aus den Unteransprüchen.

Durch die erfindungsgemäße Regelung besitzt eine Leistungsverstärkeranordnung gutes Störverhalten, bei Ausfall eines oder mehrerer Verstärker wird stets die maximal mögliche Ausgangsleistung geliefert und trotzdem eine Übersteuerung der verbleibenden Verstärker vermieden. Die erfindungsgemäße Regelanordnung kann mit beliebig großem Regelbereich auf sehr einfache Weise realisiert werden, alle Verstärker sind immer in die Regelung eingebunden. Damit wird auch eine große Betriebssicherheit erreicht. Die erfindungsgemäße Regelung eignet sich sowohl zum Regeln auf konstante Ausgangsleistung als auch zum Regeln auf konstante Verstärkung der Gesamtanordnung.

Mit der erfindungsgemäßen Regelanordnung kann eine solche Leistungsverstärkeranordnung

auch auf sehr einfache Weise gegen Überschreitung von beliebigen Störgrößen geschützt werden, dazu ist es nur erforderlich, zusätzlich noch eine dieser Störgröße proportionale Regelgröße abzuleiten und diese mit den anderen gewonnenen Regelgrößen der einzelnen Verstärker in die Regelung mit einzubeziehen. Damit kann auf besonders einfache Weise beispielsweise die Gesamtverstärkeranordnung gegen Fehlabschlüsse am Ausgang (zu große Reflexion am Verstärkerausgang) oder gegen unzulässig hohen Effektivwert des Ausgangssignals geschützt werden.

Die Erfindung wird im folgenden anhand einer schematischen Zeichnung an Aufführung gezeigt.

Die Fig. zeigt das Prinzipschaltbild einer Hochfrequenz-Leistungsverstärker-Anordnung, wie sie beispielsweise zum Erzeugen einer hohen Ausgangsleistung bei einem Fernsehsender Anwendung findet. Über Koppler B1 und B2, beispielsweise entkoppelnde Brücken wie Wilkinson-Koppler, sind mehrere einzelne Hochfrequenz-Leistungsverstärker V₁ bis V_n, beispielsweise übliche Transistorverstärker, parallel geschaltet. Diese einzelnen Verstärker V₁ bis V_n sind gleich aufgebaut und in ihren Verstärkungseigenschaften praktisch identisch. Die Eingangsleistung P₁ wird über ein Stellglied S, beispielsweise ein elektronisches Dämpfungsglied und eventuell einen Treiberverstärker T dem Eingang des Kopplers B1 zugeführt, die Ausgangsleistungen P₂ am Ausgang des Kopplers B2 ist die Summe aller Leistungen der einzelnen Verstärker V₁ bis V_n.

Am Ausgang jedes Verstärkers V₁ bis V_n ist jeweils ein Wandler bestehend aus einem Richtkoppler K mit nachgeschaltetem Gleichrichter G angeschaltet, die Ausgänge dieser Gleichrichter G sind über ein Entkopplungsnetzwerk N, hier z.B. gebildet aus den Dioden D, am Eingang E eines Reglers L zusammengefaßt.

Die Gleichrichter G sind beispielsweise als Spitzengleichrichter ausgebildet, sie können jedoch auch als Effektivwertgleichrichter ausgebildet sein. Über diese Wandlung wird für jeden einzelnen Verstärker V₁ bis V_n am Ausgang jedes Gleichrichters eine von der Ausgangsleistung dieses Verstärkers jeweils abhängige Analogspannung U₁ bis U_n erzeugt, beispielsweise also die die Spitzenspannung am Ausgang jedes Verstärkers entsprechende Spitzenspannung U₁ bis U_n. Über das Entkopplungsnetzwerk N werden diese Gleichspannungen dem Eingangswiderstand R des Reglers zugeführt und an diesem Widerstand R entsteht also so eine Regelspannung U, die dem größten Spannungswert der Spannungen U₁ bis U_n entspricht, diese Regelgröße U entspricht also der Ausgangsleistung des Verstärkers V₁ bis V_n mit der höchsten Ausgangsleistung. Diese Regelgröße

U wird im Regler L beispielsweise mit einer Referenzspannung U_{SOLL} verglichen und so am Ausgang des Reglers L eine Stellgröße Ustell erzeugt, mit welcher das Stellglied S verstellt wird. Die Referenzspannung U_{SOLL} wird beispielsweise durch Rechnung aus den Angaben der jeweils verwendeten Verstärker V1 bis Vn ermittelt und entspricht dem nominalen Soll-Ausgangsleistungswert jedes einzelnen Verstärkers. Durch Vergleich der Regelgröße U mit der festen konstanten Referenzspannung U_{SOLL} wird so die Eingangsleistung P1' am Eingang des Entkopplers B1 über das Stellglied S so geregelt, daß $U = U_{SOLL}$ ist, damit wird auf konstante Ausgangsleistung geregelt und zwar auf denjenigen Wert, der dem Verstärker mit der jeweils größten Einzelausgangsleistung entspricht. Wenn die Ausgangsleistung eines oder mehrerer der Verstärker V1 bis Vn durch Fehler absinkt oder ein oder mehrere Verstärker ganz ausfallen, ändert sich die Regelspannung U praktisch nicht, da die Spannungen U1 bis Un über die Dioden D voneinander entkoppelt sind und jeweils nur die größte Spannung am Widerstand R abfällt. Der Regler bemerkt also einen eventuellen Ausfall eines oder mehrerer Verstärker nicht sondern regelt auf die Ausgangsleistung des verbliebenen Verstärkers mit der größten Ausgangsleistung, die Eingangsleistung P1' ändert sich durch den Störfall praktisch nicht. Über den Entkoppler B1 erhält jeder Verstärker weiterhin seine ihm zugehörige Eingangsleistung, obwohl die Ausgangsleistung P2 bei Ausfall eines oder mehrerer Verstärker entsprechend absinkt. Die verbleibende Ausgangsrestleistung P2 ist also stets die maximal mögliche Rest-Leistung der Gesamtanordnung.

Eine andere Möglichkeit besteht darin, mit dieser Regelschaltung auf konstante Gesamtverstärkung der Anordnung zu regeln, dazu wird beispielsweise wiederum über einen Wandler W1 bestehend aus einem Richtkoppler und einem Gleichrichter die Eingangsleistung P1 am Eingang des Gesamtverstärkers in eine entsprechende Gleichspannung, beispielsweise wiederum den Spitzenwert dieser Eingangsleistung, umgesetzt und als Sollgröße dem Regler L zugeführt, wie dies durch die gestrichelt dargestellte Wirkverbindung dargestellt ist. Damit wird dann automatisch auf konstante Verstärkung geregelt.

Mit der erfindungsgemäßen Regelschaltung kann die Gesamtverstärkeranordnung auch auf einfache Weise gegen ein Überschreiten beliebig anderer Störgrößen des Verstärkers geschützt werden, beispielsweise gegen einen Fehlabsluß am Ausgang des Ausgangs-Entkopplers B1. Dazu ist es nur erforderlich, dem Ausgang einen weiteren Richtkoppler K1 zuzuordnen und am Rücklauf-Ausgang dieses Richtkopplers K1 einen Spitzengleichrichter G1 anzutreiben, der damit eine der

reflektierten Leistung der Gesamtverstärkeranordnung entsprechenden Spitzenspannungswert U_{REFL} liefert, der einer weiteren Diode D des Entkoppelnetzwerkes zugeführt wird. Wenn die Fehlanpassung am Ausgang des Entkopplers B2 und damit die reflektierte Leistung und somit auch der davon abgeleitete Spitzenspannungswert U_{REFL} einen vorbestimmten Grenzwert überschreitet, der größer ist als eine der Spannungen U1 bis Un, so wird dieser Spitzenspannungswert U_{REFL} am Widerstand R zur Regelung des Reglers L benutzt und so über das Stellglied S der Ausgangsleistung heruntergeregt, bis der vorbestimmte Grenzwert wieder unterschritten ist. Der Verstärker wird so bei zu großer Fehlanpassung gegen Überlastung geschützt.

Eine andere Möglichkeit besteht darin, den Gesamtverstärker gegen einen unzulässig hohen Effektivwert des Ausgangssignals durch fehlerhafte Kurvenform von amplitudenmodulierten Signalen zu schützen, wie dies beispielsweise bei der Verstärkung von Fernsehsignalen bei Wegfall des Synchronimpulses der Fall sein kann. Dazu wird am Ausgang des Entkopplers B2 wieder ein Richtkoppler K2 angeordnet, mit dem Vorlauf-Ausgang dieses Richtkopplers K2 ist ein Effektivwertgleichrichter G2 verbunden, der somit eine dem Effektivwert des Ausgangssignales der Gesamtverstärkeranordnung entsprechende Effektivwertspannung U_{EFF} liefert, die wiederum über eine Diode dem Entkoppelnetzwerk N zugeführt wird. Ist dieser so gewonnene Effektivwert U_{EFF} größer als eine der in diesem Fall über Spitzentwertgleichrichtor G gewonnene Spitzenspannungswerte U1 bis Un, so übernimmt wieder diese größte Regelgröße U_{EFF} die Regelung, und die Eingangsleistung der Gesamtverstärkeranordnung wird über das Stellglied S herabgeregt; so daß der Verstärker gegen unzulässig hohen Effektivwert geschützt ist. Die Spannungen U_{REFL} und U_{EFF} könnten auch ähnlich wie die Spannungen U1 bis Un für jeden Verstärker einzeln erzeugt und über das Entkoppelnetzwerk N auf den Widerstand R geführt werden.

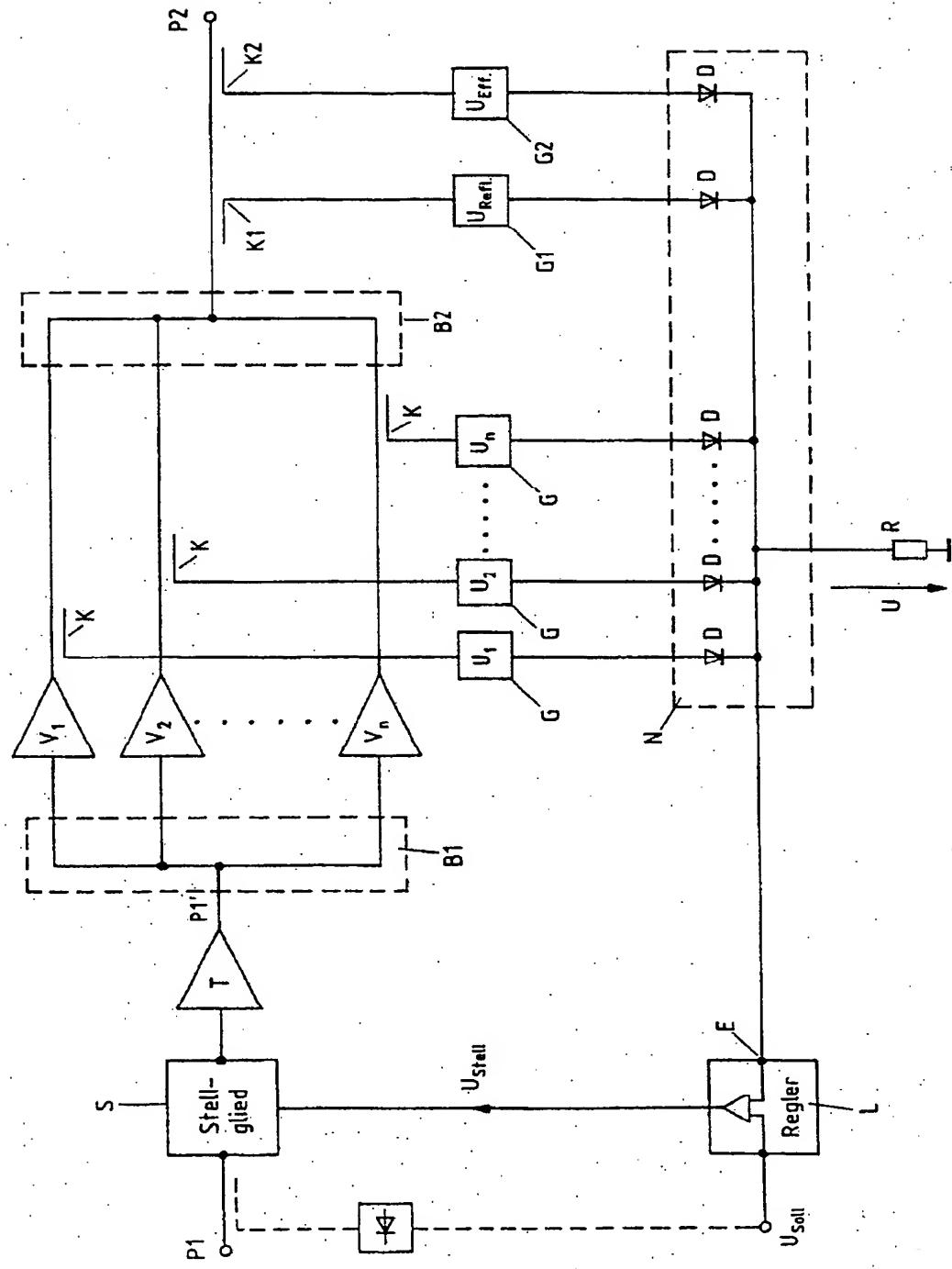
Der Verstärker könnte in gleicher Weise auch gegen andere Störgrößen, beispielsweise die Temperatur, geschützt werden, indem über einen Temperaturwandler eine der Temperatur entsprechende Regelspannung gewonnen und dem Entkoppelnetzwerk N zugeführt wird, wenn der Verstärker auf eine zu hohe Temperatur erwärmt wird übernimmt wieder diese damit größte Temperatur-Regelgröße die Regelung der Ausgangsleistung und der Verstärker wird so gegen Überhitzung geschützt.

Patentansprüche

1. Hochfrequenz-Leistungsverstärker-Anordnung bestehend aus mehreren über Entkoppler (B1, B2) parallel geschalteten Leistungsverstärkern

- (V₁ bis V_n), dadurch gekennzeichnet, daß über am Ausgang jedes einzelnen Verstärkers (V₁ bis V_n) angeordnete Wandler (K, G) jeweils eine der Ausgangsleistung des jeweiligen Verstärkers entsprechende Regelgröße (U₁ bis U_n) abgeleitet wird und die Eingangsleistung (P_{1'}) der Gesamtverstärkeranordnung mittels eines vor dem Eingangs-Entkoppler (B₁) angeordneten Stellgliedes (S) in Abhängigkeit von der größten (U) dieser Regelgrößen (U₁ bis U_n) geregelt ist.
2. Anordnung nach Anspruch 1, dadurch gekennzeichnet, daß die jeweils größte Regelgröße (U) in einem Regler (L) mit einer vorgegebenen konstanten Sollgröße (U_{soll}) verglichen wird und mit der Stellgröße (U_{stell}) des Reglers (L) über das Stellglied (S) auf konstante Ausgangsleistung der Anordnung geregelt wird.
3. Anordnung nach Anspruch 1 oder 2, dadurch gekennzeichnet, daß die jeweils größte Regelgröße (U) in einem Regler (L) mit einer der Eingangsleistung (P₁) entsprechenden Sollgröße verglichen wird und mit der Stellgröße (U_{stell}) des Reglers (L) über das Stellglied (S) auf konstante Verstärkung der Anordnung geregelt wird.
4. Anordnung nach einem der vorhergehenden Ansprüche, dadurch gekennzeichnet, daß über mindestens einen weiteren Wandler (K₁, G₁; K₂, G₂) eine der weiteren Störgröße der Gesamtverstärkeranordnung entsprechende Regelgröße (U_{REFL}, U_{EFF}) gewonnen wird und die Eingangsleistung (P_{1'}) der Gesamtverstärkeranordnung in Abhängigkeit von der größten aller so gewonnenen Regelgrößen (U₁ bis U_n, U_{REFL}, U_{EFF}) geregelt wird.
5. Anordnung nach Anspruch 4, dadurch gekennzeichnet, daß über einen nach dem Ausgangs-Entkoppler (B₂) angeordneten Wandler (K₁, G₁) eine der reflektierenden Leistung der Gesamtverstärkeranordnung entsprechende Regelgröße (U_{REFL}) abgeleitet wird.
6. Anordnung nach Anspruch 4 oder 5, dadurch gekennzeichnet, daß über einen nach dem Ausgangs-Entkoppler (B₂) angeordneten Wandler (K₂, G₂) eine dem Effektivwert der Gesamtverstärkeranordnung entsprechende Regelgröße (U_{EFF}) abgeleitet wird.
7. Anordnung nach einem der vorhergehenden Ansprüche, dadurch gekennzeichnet, daß die Wandler jeweils aus einem Richtkoppler (K,
- K₁, K₂) mit nachgeschaltetem Gleichrichter (G, G₁, G₂) bestehen und die Regelgröße jeweils eine Gleichspannung (U₁ bis U_n, U_{REFL}, U_{EFF}) ist.
8. Anordnung nach Anspruch 1 und 7, dadurch gekennzeichnet, daß die Richtkoppler (K) der Wandler jeweils mit dem Ausgang der einzelnen Leistungsverstärker (V₁ bis V_n) gekoppelt sind.
9. Anordnung nach Anspruch 8, dadurch gekennzeichnet, daß die Gleichrichter (G) Spitzenwertgleichrichter sind und damit eine dem Spitzenwert der Ausgangsleistung der einzelnen Leistungsverstärker (V₁ bis V_n) entsprechender Spitzenspannungswert (U₁ bis U_n) als Regelgröße abgeleitet wird.
10. Anordnung nach Anspruch 4, 5 und 7, dadurch gekennzeichnet, daß der Richtkoppler (K₁) des Wandlers mit dem Ausgang des Ausgangs-Kopplers (B₂) gekoppelt ist und der als Spitzenwertgleichrichter ausgebildete Gleichrichter (G₁) mit dem Rücklauf-Ausgang dieses Richtkopplers (K₁) verbunden ist.
11. Anordnung nach einem der vorhergehenden Ansprüche, dadurch gekennzeichnet, daß die Ausgänge der Gleichrichter (G, G₁, G₂) sämtlicher Wandler in einem Entkoppelnetzwerk (N) zusammengefaßt sind und über den Ausgang dieses Entkoppelnetzwerkes die jeweils größte Gleichspannung (U) dem Regler (L) zugeführt wird.

Fig. 1





Europäisches
Patentamt

EUROPÄISCHER RECHERCHENBERICHT

Nummer der Anmeldung
EP 93 11 3556

EINSCHLÄGIGE DOKUMENTE									
Kategorie	Kennzeichnung des Dokuments mit Angabe, soweit erforderlich, der maßgeblichen Teile	Betrift Anspruch	KLASSIFIKATION DER ANMELDUNG (Int.CLS)						
A	DATABASE WPI Week 9128, Derwent Publications Ltd., London, GB; AN 91-206339 & SU-A-1 587 617 (MOSC RADIO ENG ELTR) 23. August 1990 * Zusammenfassung *	1,8	H03G3/20						
A	FR-A-2 220 111 (LICENTIA PATENT-VERWALTUNGS-GMBH) * Ansprüche 1,2; Abbildung 1 *	1,8							
A	FR-A-2 310 656 (LICENTIA PATENT VERWALTUNGS-GMBH) * Anspruch 1; Abbildung 1 *	1,8							
A	US-A-5 136 300 (J. CLARKE U. A.) * Abbildung 4 *	1,4-7							
A	US-A-3 900 823 (N.O. SOKAL U.A.) -----	1	RECHERCHIERTE SACHGEBIETE (Int.CLS) H03G H03H						
<p>Der vorliegende Recherchenbericht wurde für alle Patentansprüche erstellt</p> <table border="1" style="width: 100%; border-collapse: collapse;"> <tr> <td style="width: 33%;">Recherchenart</td> <td style="width: 33%;">Abschlußdatum der Recherche</td> <td style="width: 34%;">Prüfer</td> </tr> <tr> <td>DEN HAAG</td> <td>29. Dezember 1993</td> <td>Deconinck, E</td> </tr> </table> <p>KATEGORIE DER GENANNTEN DOKUMENTE</p> <p>X : von besonderer Bedeutung allein betrachtet Y : von besonderer Bedeutung in Verbindung mit einer anderen Veröffentlichung derselben Kategorie A : technologischer Hintergrund O : nichtschriftliche Offenbarung P : Zwischenliteratur</p> <p>I : der Erfindung zugrunde liegende Theorien oder Grundsätze E : älteres Patentdokument, das jedoch erst am oder nach dem Anmeldedatum veröffentlicht worden ist D : in der Anmeldung angeführtes Dokument L : aus anderer Gründen angeführtes Dokument & : Mitglied der gleichen Patentfamilie, übereinstimmendes Dokument</p>				Recherchenart	Abschlußdatum der Recherche	Prüfer	DEN HAAG	29. Dezember 1993	Deconinck, E
Recherchenart	Abschlußdatum der Recherche	Prüfer							
DEN HAAG	29. Dezember 1993	Deconinck, E							

**This Page is Inserted by IFW Indexing and Scanning
Operations and is not part of the Official Record**

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- BLACK BORDERS**
- IMAGE CUT OFF AT TOP, BOTTOM OR SIDES**
- FADED TEXT OR DRAWING**
- BLURRED OR ILLEGIBLE TEXT OR DRAWING**
- SKEWED/SLANTED IMAGES**
- COLOR OR BLACK AND WHITE PHOTOGRAPHS**
- GRAY SCALE DOCUMENTS**
- LINES OR MARKS ON ORIGINAL DOCUMENT**
- REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY**
- OTHER:** _____

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.